|  |  |  |
| --- | --- | --- |
| Федеральное государственное бюджетное образовательное учреждение высшего образования «ВЯТСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ» | **Экзаменационный билет № 1** | УТВЕРЖДАЮ: |
| Заведующий кафедрой ЭВМ  \_\_\_\_\_\_\_\_\_\_\_\_Страбыкин Д.А.  *(подпись)*  2018/2019 учебный год |
| Учебная дисциплина  **«Организация памяти ЭВМ»** |
| 09.03.01 Информатика и вычислительная техника |
| 1. Назначение бита достоверности строки кэш-памяти. Как используется значение этого бита при обращении к памяти, если выполнен успешный поиск по тегу для полностью ассоциативного распределения кэш-памяти.? Принцип определения недостоверной строки.  2. Что дает подход создания ЭВМ с единой архитектурой и переменным составом оборудования? | | |

|  |  |  |
| --- | --- | --- |
| Федеральное государственное бюджетное образовательное учреждение высшего образования «ВЯТСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ» | **Экзаменационный билет № 2** | УТВЕРЖДАЮ: |
| Заведующий кафедрой ЭВМ  \_\_\_\_\_\_\_\_\_\_\_\_Страбыкин Д.А.  *(подпись)*  2018/2019 учебный год |
| Учебная дисциплина  **«Организация памяти ЭВМ»** |
| 09.03.01 Информатика и вычислительная техника |
| 1. Полностью ассоциативное распределение кэш-памяти. Определение. Выбор формата ФА. Назначение полей ФА (на что указывает каждое поле и что характеризует).  2. Какие виды совместимости должны быть реализованы в ЭВМ одного семейства? Их определение и требования к ним. | | |

|  |  |  |
| --- | --- | --- |
| Федеральное государственное бюджетное образовательное учреждение высшего образования «ВЯТСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ» | **Экзаменационный билет № 3** | УТВЕРЖДАЮ: |
| Заведующий кафедрой ЭВМ  \_\_\_\_\_\_\_\_\_\_\_\_Страбыкин Д.А.  *(подпись)*  2018/2019 учебный год |
| Учебная дисциплина  **«Организация памяти ЭВМ»** |
| 09.03.01 Информатика и вычислительная техника |
| 1. Приведите диаграмму связи строк кэш-памяти с полностью ассоциативным распределением со строками оперативной памяти.  2. Как или чем определяется кандидат на удаление из кэш-памяти при замещении строки для всех видов распределения? | | |

|  |  |  |
| --- | --- | --- |
| Федеральное государственное бюджетное образовательное учреждение высшего образования «ВЯТСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ» | **Экзаменационный билет № 4** | УТВЕРЖДАЮ: |
| Заведующий кафедрой ЭВМ  \_\_\_\_\_\_\_\_\_\_\_\_Страбыкин Д.А.  *(подпись)*  2018/2019 учебный год |
| Учебная дисциплина  **«Организация памяти ЭВМ»** |
| 09.03.01 Информатика и вычислительная техника |
| 1. Классификация внешних прерываний. Действия, выполняемые в процессоре при обработке внутренних и внешних прерываний.  2. Сегментная организация виртуальной памяти. Организация доступа к сегментам в мультипрограммном режиме работы через глобальную таблицу дескрипторов. Структура УУП. Алгоритм преобразования ВА в ФА через регистр настроек. Достоинства и недостатки метода. | | |

|  |  |  |
| --- | --- | --- |
| Федеральное государственное бюджетное образовательное учреждение высшего образования «ВЯТСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ» | **Экзаменационный билет № 5** | УТВЕРЖДАЮ: |
| Заведующий кафедрой ЭВМ  \_\_\_\_\_\_\_\_\_\_\_\_Страбыкин Д.А.  *(подпись)*  2018/2019 учебный год |
| Учебная дисциплина  **«Организация памяти ЭВМ»** |
| 09.03.01 Информатика и вычислительная техника |
| 1. Какие процедуры выполняются в общем случае при обращении к кэш-памяти, если произведен успешный поиск по тегу для прямого распределения?  2. Приведите схему включения кэш-памяти и ОП с расслоением обращений и оценку быстродействия для процедур обновления ОП и замещения кэш-памяти одной строки. | | |

|  |  |  |
| --- | --- | --- |
| Федеральное государственное бюджетное образовательное учреждение высшего образования «ВЯТСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ» | **Экзаменационный билет № 6** | УТВЕРЖДАЮ: |
| Заведующий кафедрой ЭВМ  \_\_\_\_\_\_\_\_\_\_\_\_Страбыкин Д.А.  *(подпись)*  2018/2019 учебный год |
| Учебная дисциплина  **«Организация памяти ЭВМ»** |
| 09.03.01 Информатика и вычислительная техника |
| 1. Техническая реализация кэш-памяти с частично-ассоциативным распределением (схема). Достоинства и недостатки.  2. Какой формат элемента таблицы страниц устанавливается для страниц, находящихся во внешней памяти? | | |

|  |  |  |
| --- | --- | --- |
| Федеральное государственное бюджетное образовательное учреждение высшего образования «ВЯТСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ» | **Экзаменационный билет № 7** | УТВЕРЖДАЮ: |
| Заведующий кафедрой ЭВМ  \_\_\_\_\_\_\_\_\_\_\_\_Страбыкин Д.А.  *(подпись)*  2018/2019 учебный год |
| Учебная дисциплина  **«Организация памяти ЭВМ»** |
| 09.03.01 Информатика и вычислительная техника |
| 1. Приведите схему преобразования линейного адреса в ФА для страничной организации памяти в ЦП Intel 486 на основе TLB буфера и алгоритм работы.  2. Мультипроцессорные системы со слабосвязанной конфигурацией. Достоинства и недостатки. | | |

|  |  |  |
| --- | --- | --- |
| Федеральное государственное бюджетное образовательное учреждение высшего образования «ВЯТСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ» | **Экзаменационный билет № 8** | УТВЕРЖДАЮ: |
| Заведующий кафедрой ЭВМ  \_\_\_\_\_\_\_\_\_\_\_\_Страбыкин Д.А.  *(подпись)*  2018/2019 учебный год |
| Учебная дисциплина  **«Организация памяти ЭВМ»** |
| 09.03.01 Информатика и вычислительная техника |
| 1. Алгоритмы обнаружения и исправления одиночной ошибки и примеры их применения на практике. Отличия алгоритмов.  2. Приведите оценки быстродействия трех вариантов организации кэш-памяти, ОП и интерфейса связи с ними, если длина строки составляет 8 слов. | | |

|  |  |  |
| --- | --- | --- |
| Федеральное государственное бюджетное образовательное учреждение высшего образования «ВЯТСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ» | **Экзаменационный билет № 9** | УТВЕРЖДАЮ: |
| Заведующий кафедрой ЭВМ  \_\_\_\_\_\_\_\_\_\_\_\_Страбыкин Д.А.  *(подпись)*  2018/2019 учебный год |
| Учебная дисциплина  **«Организация памяти ЭВМ»** |
| 09.03.01 Информатика и вычислительная техника |
| 1. В чем заключается метод параллельного доступа к памяти? Приведите оценку по быстродействию. Приведите схему технической реализации параллельного доступа к памяти.  2. Какие принципы структурной организации характерны для малых ЭВМ? | | |

|  |  |  |
| --- | --- | --- |
| Федеральное государственное бюджетное образовательное учреждение высшего образования «ВЯТСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ» | **Экзаменационный билет № 10** | УТВЕРЖДАЮ: |
| Заведующий кафедрой ЭВМ  \_\_\_\_\_\_\_\_\_\_\_\_Страбыкин Д.А.  *(подпись)*  2018/2019 учебный год |
| Учебная дисциплина  **«Организация памяти ЭВМ»** |
| 09.03.01 Информатика и вычислительная техника |
| 1. Как осуществляется защита сегмента кода в ЦП Intel 486?  2. Техническая реализация кэш-памяти с частично-ассоциативным распределением (схема). | | |

|  |  |  |
| --- | --- | --- |
| Федеральное государственное бюджетное образовательное учреждение высшего образования «ВЯТСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ» | **Экзаменационный билет № 11** | УТВЕРЖДАЮ: |
| Заведующий кафедрой ЭВМ  \_\_\_\_\_\_\_\_\_\_\_\_Страбыкин Д.А.  *(подпись)*  2018/2019 учебный год |
| Учебная дисциплина  **«Организация памяти ЭВМ»** |
| 09.03.01 Информатика и вычислительная техника |
| 1. Какие процедуры выполняются в общем случае при обращении к кэш-памяти, если выполнен успешный поиск по тегу для полностью ассоциативного распределения?  2. Назначение бит достоверности сектора и строки кэш-памяти. Как используется значение этих бит при обращении к памяти, если выполнен успешный поиск по тегу и если обнаужен промах для секторного распределения кэш-памяти? | | |

|  |  |  |
| --- | --- | --- |
| Федеральное государственное бюджетное образовательное учреждение высшего образования «ВЯТСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ» | **Экзаменационный билет № 12** | УТВЕРЖДАЮ: |
| Заведующий кафедрой ЭВМ  \_\_\_\_\_\_\_\_\_\_\_\_Страбыкин Д.А.  *(подпись)*  2018/2019 учебный год |
| Учебная дисциплина  **«Организация памяти ЭВМ»** |
| 09.03.01 Информатика и вычислительная техника |
| 1. Приведите алгоритм свопинга страниц, если бит присутствия страницы Р=0.  2. Секторное распределение кэш-памяти. Определение. Выбор формата ФА. Назначение полей ФА (на что указывает каждое поле и что характеризует). | | |

|  |  |  |
| --- | --- | --- |
| Федеральное государственное бюджетное образовательное учреждение высшего образования «ВЯТСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ» | **Экзаменационный билет № 13** | УТВЕРЖДАЮ: |
| Заведующий кафедрой ЭВМ  \_\_\_\_\_\_\_\_\_\_\_\_Страбыкин Д.А.  *(подпись)*  2018/2019 учебный год |
| Учебная дисциплина  **«Организация памяти ЭВМ»** |
| 09.03.01 Информатика и вычислительная техника |
| 1. Причины, приводящие к возобновлению работы конвейера команд, начиная с первой ступени. Методы повышения быстродействия процессора с конвейерным принципом выполнения командного цикла процессора при нарушении естественного порядка следования команд.  2. Какой формат имеет дескриптор сегмента ЦП Intel? Назначение полей. | | |

|  |  |  |
| --- | --- | --- |
| Федеральное государственное бюджетное образовательное учреждение высшего образования «ВЯТСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ» | **Экзаменационный билет № 14** | УТВЕРЖДАЮ: |
| Заведующий кафедрой ЭВМ  \_\_\_\_\_\_\_\_\_\_\_\_Страбыкин Д.А.  *(подпись)*  2018/2019 учебный год |
| Учебная дисциплина  **«Организация памяти ЭВМ»** |
| 09.03.01 Информатика и вычислительная техника |
| 1. Прямое распределение кэш-памяти (без схемы). Определение. Выбор формата ФА. Назначение полей ФА (на что указывает каждое поле и что характеризует).  2. Формирование кода Хэмминга. Математический аппарат для получения вектора ошибки. | | |

|  |  |  |
| --- | --- | --- |
| Федеральное государственное бюджетное образовательное учреждение высшего образования «ВЯТСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ» | **Экзаменационный билет № 15** | УТВЕРЖДАЮ: |
| Заведующий кафедрой ЭВМ  \_\_\_\_\_\_\_\_\_\_\_\_Страбыкин Д.А.  *(подпись)*  2018/2019 учебный год |
| Учебная дисциплина  **«Организация памяти ЭВМ»** |
| 09.03.01 Информатика и вычислительная техника |
| 1. Страничная организация виртуальной памяти. Организация доступа к страницам в мультипрограммном режиме работы через глобальную таблицу дескрипторов. Структура УУП. Алгоритм преобразования ВА в ФА через регистр настроек. Достоинства и недостатки метода.  2. Достоинства и недостатки кэш-памяти с прямым распределением. | | |

|  |  |  |
| --- | --- | --- |
| Федеральное государственное бюджетное образовательное учреждение высшего образования «ВЯТСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ» | **Экзаменационный билет № 16** | УТВЕРЖДАЮ: |
| Заведующий кафедрой ЭВМ  \_\_\_\_\_\_\_\_\_\_\_\_Страбыкин Д.А.  *(подпись)*  2018/2019 учебный год |
| Учебная дисциплина  **«Организация памяти ЭВМ»** |
| 09.03.01 Информатика и вычислительная техника |
| 1. Что представляет собой сегментно-страничная организация памяти (схема)? Алгоритм работы.  2. Достоинства и недостатки кэш-памяти с секторным распределением. | | |

|  |  |  |
| --- | --- | --- |
| Федеральное государственное бюджетное образовательное учреждение высшего образования «ВЯТСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ» | **Экзаменационный билет № 17** | УТВЕРЖДАЮ: |
| Заведующий кафедрой ЭВМ  \_\_\_\_\_\_\_\_\_\_\_\_Страбыкин Д.А.  *(подпись)*  2018/2019 учебный год |
| Учебная дисциплина  **«Организация памяти ЭВМ»** |
| 09.03.01 Информатика и вычислительная техника |
| 1. В чем заключаются достоинства и недостатки использования сегментной организации виртуальной памяти?  2. Какие стратегии обновления ОП используются при построении кэш-памяти? Классификация. | | |

|  |  |  |
| --- | --- | --- |
| Федеральное государственное бюджетное образовательное учреждение высшего образования «ВЯТСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ» | **Экзаменационный билет № 18** | УТВЕРЖДАЮ: |
| Заведующий кафедрой ЭВМ  \_\_\_\_\_\_\_\_\_\_\_\_Страбыкин Д.А.  *(подпись)*  2018/2019 учебный год |
| Учебная дисциплина  **«Организация памяти ЭВМ»** |
| 09.03.01 Информатика и вычислительная техника |
| 1. Достоинства и недостатки полностью ассоциативного распределения кэш-памяти.  2. Техническая реализация и алгоритм работы схемы КО-ОД с последовательной коррекцией для исправления двойных ошибок. Достоинства и недостатки. | | |

|  |  |  |
| --- | --- | --- |
| Федеральное государственное бюджетное образовательное учреждение высшего образования «ВЯТСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ» | **Экзаменационный билет № 19** | УТВЕРЖДАЮ: |
| Заведующий кафедрой ЭВМ  \_\_\_\_\_\_\_\_\_\_\_\_Страбыкин Д.А.  *(подпись)*  2018/2019 учебный год |
| Учебная дисциплина  **«Организация памяти ЭВМ»** |
| 09.03.01 Информатика и вычислительная техника |
| 1. Что такое привилегированные команды? Какие группы привилегированных команд Вы знаете?  2. Какие процедуры выполняются в общем случае при обращении к кэш-памяти, если найдено совпадение по полю тега для частично-ассоциативного распределения? | | |

|  |  |  |
| --- | --- | --- |
| Федеральное государственное бюджетное образовательное учреждение высшего образования «ВЯТСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ» | **Экзаменационный билет № 20** | УТВЕРЖДАЮ: |
| Заведующий кафедрой ЭВМ  \_\_\_\_\_\_\_\_\_\_\_\_Страбыкин Д.А.  *(подпись)*  2018/2019 учебный год |
| Учебная дисциплина  **«Организация памяти ЭВМ»** |
| 09.03.01 Информатика и вычислительная техника |
| 1. Какие системные регистры входят в состав устройства сегментного преобразования адресов в ЦП Intel 486?  2. Регистровая обратная и флаговая регистровая обратная запись при обновлении ОП. Сущность метода. Достоинства и недостатки. Оценки метода в сравнении. | | |

|  |  |  |
| --- | --- | --- |
| Федеральное государственное бюджетное образовательное учреждение высшего образования «ВЯТСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ» | **Экзаменационный билет № 21** | УТВЕРЖДАЮ: |
| Заведующий кафедрой ЭВМ  \_\_\_\_\_\_\_\_\_\_\_\_Страбыкин Д.А.  *(подпись)*  2018/2019 учебный год |
| Учебная дисциплина  **«Организация памяти ЭВМ»** |
| 09.03.01 Информатика и вычислительная техника |
| 1. Каким условиям должна удовлетворять проверочная матрица для образования кода Хэмминга? Пример формирования кода Хэмминга на основе построения проверочной матрицы. Примеры внесения и исправления одиночных и двойных ошибок.  2. Приведите определения: что такое стратегия замещения кэш-памяти и стратегия обновления ОП? | | |

|  |  |  |
| --- | --- | --- |
| Федеральное государственное бюджетное образовательное учреждение высшего образования «ВЯТСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ» | **Экзаменационный билет № 22** | УТВЕРЖДАЮ: |
| Заведующий кафедрой ЭВМ  \_\_\_\_\_\_\_\_\_\_\_\_Страбыкин Д.А.  *(подпись)*  2018/2019 учебный год |
| Учебная дисциплина  **«Организация памяти ЭВМ»** |
| 09.03.01 Информатика и вычислительная техника |
| 1. Перечислите требования, предъявляемые к памяти ЭВМ. Дайте их характеристику.  2. Что означает термин защита по привилегиям? Уровни привилегий ЦП Intel 486 и их характеристика. | | |

|  |  |  |
| --- | --- | --- |
| Федеральное государственное бюджетное образовательное учреждение высшего образования «ВЯТСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ» | **Экзаменационный билет № 23** | УТВЕРЖДАЮ: |
| Заведующий кафедрой ЭВМ  \_\_\_\_\_\_\_\_\_\_\_\_Страбыкин Д.А.  *(подпись)*  2018/2019 учебный год |
| Учебная дисциплина  **«Организация памяти ЭВМ»** |
| 09.03.01 Информатика и вычислительная техника |
| 1. Методы обратной записи при обновлении ОП. Сущность и отличия методов. Простая обратная запись. Достоинства и недостатки.  2. Какие проверки выполняются в устройстве сегментного преобразования адресов при выполнении команд формата только со смещением в сегменте в ЦП Intel 486? | | |

|  |  |  |
| --- | --- | --- |
| Федеральное государственное бюджетное образовательное учреждение высшего образования «ВЯТСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ» | **Экзаменационный билет № 24** | УТВЕРЖДАЮ: |
| Заведующий кафедрой ЭВМ  \_\_\_\_\_\_\_\_\_\_\_\_Страбыкин Д.А.  *(подпись)*  2018/2019 учебный год |
| Учебная дисциплина  **«Организация памяти ЭВМ»** |
| 09.03.01 Информатика и вычислительная техника |
| 1. Назначение бита достоверности строки кэш-памяти. Как используется значение этого бита при обращении к памяти, если произведен успешный поиск по тегу для частично ассоциативного распределения кэш-памяти.?  2. В каких направлениях ведутся работы по совершенствованию технических средств ЭВМ? Их характеристика на примерах. | | |

|  |  |  |
| --- | --- | --- |
| Федеральное государственное бюджетное образовательное учреждение высшего образования «ВЯТСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ» | **Экзаменационный билет № 25** | УТВЕРЖДАЮ: |
| Заведующий кафедрой ЭВМ  \_\_\_\_\_\_\_\_\_\_\_\_Страбыкин Д.А.  *(подпись)*  2018/2019 учебный год |
| Учебная дисциплина  **«Организация памяти ЭВМ»** |
| 09.03.01 Информатика и вычислительная техника |
| 1. Какие процедуры выполняются в общем случае при обращении к кэш-памяти, если произошел успешный поиск по тегу для секторного распределения  2. Каким условиям должна удовлетворять проверочная матрица для образования кода Хэмминга? Пример формирования кода Хэмминга на основе построения проверочной матрицы. Примеры внесения и исправления одиночных и двойных ошибок. | | |

|  |  |  |
| --- | --- | --- |
| Федеральное государственное бюджетное образовательное учреждение высшего образования «ВЯТСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ» | **Экзаменационный билет № 26** | УТВЕРЖДАЮ: |
| Заведующий кафедрой ЭВМ  \_\_\_\_\_\_\_\_\_\_\_\_Страбыкин Д.А.  *(подпись)*  2018/2019 учебный год |
| Учебная дисциплина  **«Организация памяти ЭВМ»** |
| 09.03.01 Информатика и вычислительная техника |
| 1. Приведите схему включения кэш-памяти и ОП без расслоения обращений и оценку быстродействия для процедур обновления ОП и замещения кэш-памяти одной строки.  2. Техническая реализация и алгоритм работы схемы КО-ОД. Достоинства и недостатки. | | |

|  |  |  |
| --- | --- | --- |
| Федеральное государственное бюджетное образовательное учреждение высшего образования «ВЯТСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ» | **Экзаменационный билет № 27** | УТВЕРЖДАЮ: |
| Заведующий кафедрой ЭВМ  \_\_\_\_\_\_\_\_\_\_\_\_Страбыкин Д.А.  *(подпись)*  2018/2019 учебный год |
| Учебная дисциплина  **«Организация памяти ЭВМ»** |
| 09.03.01 Информатика и вычислительная техника |
| 1. Какие виды корректирующих кодов Вы знаете?  2. Назначение бита достоверности строки кэш-памяти. Как используется значение этого бита при обращении к памяти, если выполнен успешный поиск по тегу для прямого распределения кэш-памяти? | | |

|  |  |  |
| --- | --- | --- |
| Федеральное государственное бюджетное образовательное учреждение высшего образования «ВЯТСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ» | **Экзаменационный билет № 28** | УТВЕРЖДАЮ: |
| Заведующий кафедрой ЭВМ  \_\_\_\_\_\_\_\_\_\_\_\_Страбыкин Д.А.  *(подпись)*  2018/2019 учебный год |
| Учебная дисциплина  **«Организация памяти ЭВМ»** |
| 09.03.01 Информатика и вычислительная техника |
| 1. Как осуществляется определение принадлежности запрашиваемых данных кэш-памяти для частично-ассоциативного распределения?  2. Организация защиты памяти на уровне страниц. Какие методы контроля при защите на уровне страниц используются в ЦП Intel 486? | | |

|  |  |  |
| --- | --- | --- |
| Федеральное государственное бюджетное образовательное учреждение высшего образования «ВЯТСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ» | **Экзаменационный билет № 29** | УТВЕРЖДАЮ: |
| Заведующий кафедрой ЭВМ  \_\_\_\_\_\_\_\_\_\_\_\_Страбыкин Д.А.  *(подпись)*  2018/2019 учебный год |
| Учебная дисциплина  **«Организация памяти ЭВМ»** |
| 09.03.01 Информатика и вычислительная техника |
| 1. Техническая реализация стратегии замещения кэш-памяти по биту неиспользования для частично-ассоциативного распределения кэш-памяти Алгоритм замещения.  2. Приведите алгоритм преобразования ЛА в ФА при сегментной организации памяти на примере, если формат команды включает поле селектора сегмента и смещения в сегменте для ЦП Intel. Поле индикатора таблицы TI=0. | | |

|  |  |  |
| --- | --- | --- |
| Федеральное государственное бюджетное образовательное учреждение высшего образования «ВЯТСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ» | **Экзаменационный билет № 30** | УТВЕРЖДАЮ: |
| Заведующий кафедрой ЭВМ  \_\_\_\_\_\_\_\_\_\_\_\_Страбыкин Д.А.  *(подпись)*  2018/2019 учебный год |
| Учебная дисциплина  **«Организация памяти ЭВМ»** |
| 09.03.01 Информатика и вычислительная техника |
| 1. Как или чем определяется кандидат на удаление из кэш-памяти при замещении строки для всех видов распределения?  2. В чем заключается необходимость введения сегментирования адресного пространства при линейной адресации? Чем определяется размер такого сегмента? Приведите примеры представления адресной части команды для сегментов различной длины. | | |